

Минобрнауки России
Бузулукский гуманитарно-технологический институт (филиал)
федерального государственного бюджетного образовательного учреждения
высшего образования
«Оренбургский государственный университет»

Кафедра общепрофессиональных и технических дисциплин

РАБОЧАЯ ПРОГРАММА

ДИСЦИПЛИНЫ

«Б1.Д.В.Э.1.1 Электроника и микропроцессорная техника»

Уровень высшего образования

БАКАЛАВРИАТ

Направление подготовки

44.03.04 Профессиональное обучение (по отраслям)
(код и наименование направления подготовки)

Энергетика

(наименование направленности (профиля) образовательной программы)

Квалификация

Бакалавр

Форма обучения

Очная

Год набора 2021

Рабочая программа дисциплины «Б1.Д.В.Э.1.1 Электроника и микропроцессорная техника» рассмотрена и утверждена на заседании кафедры

Общепрофессиональных и технических дисциплин

наименование кафедры

протокол № 6 от "20" 01 2021 г.

Декан строительно-технологического факультета

наименование факультета

подпись

М.А. Щепланова

расшифровка подписи

Исполнители:

ст. преподаватель

должность

подпись

А.В. Сидоров

расшифровка подписи

должность

подпись

расшифровка подписи

СОГЛАСОВАНО:

Заместитель директора по НМР

личная подпись

М.А. Зорина

расшифровка подписи

Председатель методической комиссии по направлению подготовки

44.03.04 Профессиональное обучение (по отраслям)

код наименование

личная подпись

О.С. Манакова

расшифровка подписи

Заведующий библиотекой

личная подпись

Т.А. Лопатина

расшифровка подписи

Уполномоченный по качеству кафедры

личная подпись

О.С. Манакова

расшифровка подписи

1 Цели и задачи освоения дисциплины

Цель освоения дисциплины: формирование знаний о принципах организации и технической реализации микропроцессорных систем, способности выявлять естественнонаучную сущность проблем, возникающих в ходе профессионально-педагогической деятельности и организации возможности контроля технологического процесса.

Задачи:

- формирование навыков проектирования электронных приборов, схем и устройств различного функционального назначения;
- формирование навыков разработки простейших аппаратных средств, с использованием справочных данных базовых элементов микропроцессорной техники.

2 Место дисциплины в структуре образовательной программы

Дисциплина относится к дисциплинам (модулям) по выбору вариативной части блока Д «Дисциплины (модули)»

Пререквизиты дисциплины: *Б1.Д.Б.10 Экология*

Постреквизиты дисциплины: *Отсутствуют*

3 Требования к результатам обучения по дисциплине

Процесс изучения дисциплины направлен на формирование следующих результатов обучения

Код и наименование формируемых компетенций	Код и наименование индикатора достижения компетенции	Планируемые результаты обучения по дисциплине, характеризующие этапы формирования компетенций
УК-2 Способен определять круг задач в рамках поставленной цели и выбирать оптимальные способы их решения, исходя из действующих правовых норм, имеющихся ресурсов и ограничений	УК-2-В-2 Формулирует цели и задачи проекта, структурирует этапы процесса организации проектной деятельности	Знать: – систему команд микропроцессора, принципы функционирования и алгоритмы работы микропроцессорных систем Уметь: – разрабатывать программные средства микропроцессорных систем, используя средства ассемблера Владеть: – навыками проектирования электронных приборов, схем и устройств различного функционального назначения

Код и наименование формируемых компетенций	Код и наименование индикатора достижения компетенции	Планируемые результаты обучения по дисциплине, характеризующие этапы формирования компетенций
		техническим заданием с использованием средств автоматизации проектирования
ПК*-5 Способен проводить энергетическое обследование в профессиональной деятельности и использовать современное программное обеспечение для эффективной эксплуатации систем электроснабжения	ПК*-5-В-2 5.2 Выбирает современное программное обеспечение для эффективной эксплуатации систем электроснабжения	<p>Знать: – принципы построения и функционирования микропроцессорной техники</p> <p>Уметь: – разрабатывать аппаратные средства, используя справочные данные типовых комплектов микропроцессорной техники</p> <p>Владеть: – программными средствами разработки микропроцессорной техники</p>

4 Структура и содержание дисциплины

4.1 Структура дисциплины

Общая трудоемкость дисциплины составляет 3 зачетные единицы (108 академических часов).

Вид работы	Трудоемкость, академических часов	
	5 семестр	всего
Общая трудоёмкость	108	108
Контактная работа:	52,25	52,25
Лекции (Л)	26	26
Практические занятия (ПЗ)	26	26
Промежуточная аттестация (зачет, экзамен)	0,25	0,25
Самостоятельная работа: - самоподготовка (проработка и повторение лекционного материала и материала учебников и учебных пособий); - подготовка к практическим занятиям; - подготовка к рубежному контролю.	55,75	55,75
Вид итогового контроля (зачет, экзамен, дифференцированный зачет)	зачет	

№ раздела	Наименование разделов	Количество часов				
		всего	аудиторная работа			внеауд. работа
			Л	ПЗ	ЛР	
1	Общие принципы построения и функционирования МПС	27	6	8	0	13
2	Архитектура микропроцессора (МП) и МПС. Организация системной шины и памяти	27	8	6	0	13
3	Система команд МП. Форматы команд. Выборка и выполнение команд	27	6	6	0	15
4	Интерфейсные схемы МПС и их программирование	27	6	6	0	15
	Итого:	108	26	26	0	56
	Всего:	108	26	26	0	56

4.2 Содержание разделов дисциплины

Раздел 1 Общие принципы построения и функционирования МПС

Классификация микропроцессорных систем. Основные принципы построения микропроцессорных систем. Минимальная конфигурация микропроцессорной системы: АЛУ, аккумулятор, регистры общего назначения, счетчик команд, регистр признаков результата, схема управления выполнением команды. Виды системных шин. Магистрالی адреса, данных, управления. Принципы функционирования микропроцессорных систем. Цикл выполнения одной команды

Раздел 2 Архитектура микропроцессора (МП) и МПС. Организация системной шины и памяти

Архитектура однокристалльного МП. Типовая архитектура МПС. Назначение регистров МП. Назначение шины данных, шины адреса и шины управляющих сигналов. Организация адресного пространства памяти и внешних устройств. Назначение и организация стековой памяти. Организация прерывания и прямого доступа в память. Готовность и начальный сброс МПС

Раздел 3 Система команд МП. Форматы команд. Выборка и выполнение команд

Классификация команд. Форматы команд. Расположение кодов программ и кодов данных в памяти. Виды адресаций: непосредственная, прямая, косвенная, индексная, со смещением, относительная, регистровая. Команды загрузки и пересылки. Сложение, вычитание, сравнение чисел в МП. Понятие о переполнении и заёме. Арифметические и логические команды. Работа в формате с фиксированной и плавающей запятой. Схемы и команды аппаратного умножения и деления. Команды работы со стеком. Команды ветвлений и переходов. Команды вызова и возврата. Подсистемы прерывания. Команды прерываний. Специальные команды МП. Понятие о сопроцессорах

Раздел 4 Интерфейсные схемы МПС и их программирование

Типы и функции интерфейсных схем (контроллеров). Команды ввода-вывода МП. Типовое подключение интерфейсных контроллеров к системной шине. Параллельный интерфейс и контроллер параллельного интерфейса; программирование параллельного интерфейса. Последовательный интерфейс и контроллер последовательного интерфейса; программирование последовательного интерфейса. Контроллер прерываний, вектора прерываний, организация резидентной подпрограммы ввода-вывода. Таймеры общего назначения. Режимы работы таймера и их программирование. Примеры проектирования и взаимодействия подсистем ввода-вывода с опросом готовности и запросом на прерывание. Подсистема прямого доступа к памяти

4.3 Практические занятия (семинары)

№ занятия	№ раздела	Тема	Кол-во часов
1-4	1	Представление чисел в позиционных системах счисления с различными основаниями	8
5-7	2	Двоичная арифметика	6
8-10	3	Двоично-десятичная арифметика	6
11-13	4	Основы алгебры логики. Синтез дешифратора	6
		Итого:	26

5 Учебно-методическое обеспечение дисциплины

5.1 Основная литература

Айдинян, А.Р. Аппаратные средства вычислительной техники: учебник / А.Р. Айдинян. – Москва; Берлин: Директ-Медиа, 2016. – 125 с. – ISBN 978-5-4475-8443-6. – Режим доступа: <https://biblioclub.ru/index.php?page=book&id=443412>.

5.2 Дополнительная литература

1 Кушнер, Д.А. Основы автоматики и микропроцессорной техники: учебное пособие / Д.А. Кушнер, А.В. Дробов, Ю.Л. Петроченко. – Минск: РИПО, 2019. – 249 с. – ISBN 978-985-503-853-6. – Режим доступа: <https://biblioclub.ru/index.php?page=book&id=599952>.

2 Матвеевко, И.П. Основы электроники и микропроцессорной техники: учебное пособие / И.П. Матвеевко. – Минск: РИПО, 2015. – 132 с. – ISBN 978-985-503-462-0. – Режим доступа: <https://biblioclub.ru/index.php?page=book&id=463640>.

3 Зализный, Д.И. Микроэлектронные и микропроцессорные устройства в энергетике: учебное пособие / Д.И. Зализный; Гомельский государственный технический университет имени П.О. Сухого. – Гомель: Гомельский государственный технический университет имени П.О. Сухого, 2019. – 195 с. – ISBN 978-985-535-428-5. – Режим доступа: <https://biblioclub.ru/index.php?page=book&id=611099>.

5.3 Периодические издания

Высшее образование в России: журнал. – Москва: Московский госуд. университет печати им. И.Федорова.

5.4 Интернет-ресурсы

1 Ливенцов, С.Н. Основы микропроцессорной техники: учебное пособие / С.Н. Ливенцов [и др.]. – Томск: Изд-во ТПУ, 2007. – 118 с. – Режим доступа: <http://portal.tpu.ru:7777/SHARED/Others/JU/Teaching/Tab2/MP.pdf>;

2 <https://biblioclub.ru/> – ЭБС «Университетская библиотека онлайн»;

3 <http://techlibrary.ru/> – Некоммерческий проект «Техническая библиотека»;

4 <https://elibrary.ru/> – Научная электронная библиотека;

5 <http://katalog.iot.ru/index.php> – Федеральный портал «Российское образование»;

6 <http://window.edu.ru/window/catalog> – Единое окно доступа к образовательным ресурсам.

5.5 Программное обеспечение, профессиональные базы данных и информационные справочные системы современных информационных технологий

Программное обеспечение, используемые при проведении аудиторных учебных занятий и осуществлении самостоятельной работы студентами:

1 операционная система Microsoft Windows;

2 Microsoft Office;

3 Веб-приложение «Универсальная система тестирования БГТИ»;

4 Яндекс браузер;

5 eLIBRARY [Электронный ресурс]: научная электронная библиотека / ООО Научная электронная библиотека. – Режим доступа: <https://elibrary.ru>;

6 Консультант Плюс [Электронный ресурс]: справочно-правовая система / Компания Консультант Плюс. – Электрон. дан. – Москва, [1992–2021]. – Режим доступа: <http://www.consultant.ru/>;

7 <http://pravo.gov.ru/> – Официальный интернет-портал правовой информации. Государственная система правовой информации.

6 Материально-техническое обеспечение дисциплины

Учебные аудитории для проведения занятий лекционного типа оснащены: переносными мультимедиа-проекторами и проекционными экранами, ноутбуком; посадочными местами для обучающихся; рабочим местом преподавателя; учебной доской.

Аудитории для самостоятельной работы оснащены: комплектами ученической мебели, компьютерной техникой подключенной к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду ОГУ, электронным библиотечным системам.

Компьютерный класс оснащен: стационарным мультимедиа-проектором и проекционным экраном, оборудованием для организации локальной вычислительной сети, программным обеспечением «Универсальный тестовый комплекс», персональными компьютерами, рабочим местом преподавателя, учебной доской.

Учебные аудитории для проведения практических занятий оснащены: переносными мультимедиа-проекторами и проекционными экранами, ноутбуком, посадочными местами для обучающихся, рабочим местом преподавателя, учебной доской.

Учебные аудитории для проведения групповых консультаций, текущего контроля и промежуточной аттестации оснащены: комплектами ученической мебели, компьютерами с подключением к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду ОГУ, электронным библиотечным системам.