

Минобрнауки России

Бузулукский гуманитарно-технологический институт (филиал)
федерального государственного бюджетного образовательного учреждения
высшего образования

«Оренбургский государственный университет»

Кафедра педагогического образования

РАБОЧАЯ ПРОГРАММА

ДИСЦИПЛИНЫ

«Б1.Д.В.2 ЭВМ и периферийные устройства»

Уровень высшего образования

БАКАЛАВРИАТ

Направление подготовки

09.03.04 Программная инженерия
(код и наименование направления подготовки)

Разработка программно-информационных систем
(наименование направленности (профиля) образовательной программы)

Квалификация

Бакалавр

Форма обучения

Заочная

Год набора 2023

Рабочая программа дисциплины «Б1.Д.В.2 ЭВМ и периферийные устройства» рассмотрена и утверждена на заседании кафедры

кафедра педагогического образования

наименование кафедры

протокол № ____ 6 __ от "27" января 2023г.

Декан факультета
экономики и права

наименование факультета


подпись

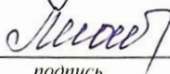
О. Н. Григорьева

расшифровка подписи

Исполнители:

доцент

должность

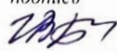

подпись

Л.Г. Шабалина

расшифровка подписи

ст. преподаватель

должность


подпись

И.В. Балан

расшифровка подписи

СОГЛАСОВАНО:

Заместитель директора по НМР

личная подпись



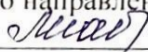
расшифровка подписи

М.А. Зорина

Председатель методической комиссии по направлению подготовки

09.03.04 Программная инженерия

код наименование


личная подпись

Л.Г. Шабалина

расшифровка подписи

Уполномоченный по качеству

личная подпись



расшифровка подписи

И.В. Балан

© Шабалина Л.Г., 2023

© Балан И.В., 2023

© БГТИ (филиал) ОГУ, 2023

1 Цели и задачи освоения дисциплины

Цель (цели) освоения дисциплины: систематизация теоретических знаний о системной организации классических ЭВМ и периферийных устройств, а также формирование практических навыков оптимизации прикладных программ под заданную архитектуру и организация ЭВМ.

Задачи:

– знакомство с принципами организации ЭВМ и периферийных устройств, влиянием архитектурных особенностей ЭВМ и периферийных устройств на эффективность выполнения программ;

– получение базовых навыков разработки программ с учётом архитектурных особенностей ЭВМ и программ, взаимодействующих с периферийными устройствами;

– получение навыков сопряжения аппаратных и программных средств в составе информационных и автоматизированных систем.

2 Место дисциплины в структуре образовательной программы

Дисциплина относится к обязательным дисциплинам (модулям) вариативной части блока Д «Дисциплины (модули)»

Пререквизиты дисциплины: *Б1.Д.В.1 Основы электроники*

Постреквизиты дисциплины: *Б1.Д.Б.17 Компьютерные сети*

3 Требования к результатам обучения по дисциплине

Процесс изучения дисциплины направлен на формирование следующих результатов обучения

Код и наименование формируемых компетенций	Код и наименование индикатора достижения компетенции	Планируемые результаты обучения по дисциплине, характеризующие этапы формирования компетенций
ПК*-2 Способен использовать методы и инструментальные средства исследования объектов профессиональной деятельности	ПК*-2-В-2 Понимает принцип действия, устройство, область применения основных электронных приборов вычислительной техники; применяет пакеты прикладных программ для исследования электронных схем, цифровых узлов и устройств вычислительной техники	<u>Знать:</u> основы построения и архитектуры ЭВМ; принципы построения, параметры и характеристики цифровых и аналоговых элементов ЭВМ; современные технические и программные средства взаимодействия с ЭВМ; методы отладки и решения задач на ЭВМ в различных режимах <u>Уметь:</u> осуществлять техническое оснащение рабочих мест; выбирать, комплексировать и эксплуатировать программно-аппаратные средства в создаваемых вычислительных и информационных системах и сетевых структурах; программировать на низкоуровневых языках программирования типа assembler <u>Владеть:</u> методами выбора элементной базы для

Код и наименование формируемых компетенций	Код и наименование индикатора достижения компетенции	Планируемые результаты обучения по дисциплине, характеризующие этапы формирования компетенций
		построения различных архитектур вычислительных средств; методами низкоуровневой отладки программ в современных интегрированных средах

4 Структура и содержание дисциплины

4.1 Структура дисциплины

Общая трудоемкость дисциплины составляет 6 зачетных единиц (216 академических часов).

Вид работы	Трудоемкость, академических часов	
	3 семестр	всего
Общая трудоёмкость	216	216
Контактная работа:	17,5	17,5
Лекции (Л)	4	4
Практические занятия (ПЗ)	4	4
Лабораторные работы (ЛР)	8	8
Консультации	1	1
Промежуточная аттестация (зачет, экзамен)	0,5	0,5
Самостоятельная работа: - выполнение контрольной работы (КонтрР); - самоподготовка (проработка и повторение лекционного материала и материала учебников и учебных пособий); - подготовка к лабораторным занятиям; - подготовка к практическим занятиям	198,5 +	198,5
Вид итогового контроля (зачет, экзамен, дифференцированный зачет)	экзамен	

Разделы дисциплины, изучаемые в 3 семестре

№ раздела	Наименование разделов	Количество часов				
		всего	аудиторная работа			внеауд. работа
			Л	ПЗ	ЛР	
1	Принципы построения и функционирования ЭВМ	64	2		2	60
2	Функциональная организация (архитектура) ЭВМ	64	2		2	60
3	Организация и функционирование ЭВМ на ассемблерном уровне	88		4	4	80
	Итого:	216	4	4	8	200
	Всего:	216	4	4	8	200

4.2 Содержание разделов дисциплины

1 Принципы построения и функционирования ЭВМ

Основные факторы, влияющие на принципы построения ЭВМ. Принцип программного управления. Основные характеристики ЭВМ. Классификация ЭВМ: цифровые, аналоговые,

гибридные, специализированные, универсальные. Области применения ЭВМ различных классов. Пути развития ЭВМ. Способы построения и классификация систем обработки данных.

2 Функциональная организация (архитектура) ЭВМ

Понятие функциональной организации. Представление информации в ЭВМ. Позиционные системы счисления. Машинные коды чисел. Формы представления чисел в ЭВМ. Кодирование десятичных чисел и алфавитно-цифровой информации. Основные стадии выполнения команды. Понятие структурной организации ЭВМ. Классы устройств ЭВМ. Общие принципы построения современных ЭВМ. Структура ЭВМ общего назначения. Структура мини-и микро-ЭВМ. Основные стадии выполнения команды. Микропрограммная интерпретация языка команд ЭВМ. Организация прерываний в ЭВМ. Организация ввода-вывода. Способы адресации информации. Форматы команд. Организация памяти.

3 Организация и функционирование ЭВМ на ассемблерном уровне

Введение в язык ассемблера. Основные конструкции языка ассемблера. Формат операторов. Элементы операторов. Основные команды. Организация загрузочных модулей. Структура ассемблерных программ в EXE-и COM-форматах. Программирование на языке ассемблера. Переменные. Директивы управления сегментами. Директивы определения имен. Выражения. Директивы процедур. Директивы связи модулей и сегментов.

4.3 Лабораторные работы

№ ЛР	№ раздела	Наименование лабораторных работ	Кол-во часов
1	1	Кодирование информации в ЭВМ. Выполнение арифметических операций.	2
2	2	Микропрограммная интерпретация языка команд ЭВМ	2
3	3	Исследование ассемблерных программ. Программирование арифметических операций.	4
		Итого:	8

4.4 Практические занятия (семинары)

№ занятия	№ раздела	Тема	Кол-во часов
1	3	Программирование ЭВМ с использованием системной программы-отладчика debug. Регистры, флаги, способы адресации	2
2	3	Программирование ЭВМ с использованием системной программы-отладчика debug. Организация условных и безусловных переходов, организация ветвлений и циклов	2
		Итого:	4

4.5 Контрольная работа (3 семестр)

Задание 1. Выполнить операцию пересылки из регистра ВХ в регистр ВР. Для этого: сформировать код машинной команды пересылки; выбрать одну из ячеек оперативной памяти и записать в нее машинную команду (воспользоваться инструкцией E отладчика); записать в регистры ВХ и ВР несовпадающие данные (инструкция R отладчика); выполнить команду пересылки (воспользоваться инструкцией G отладчика); проверить правильность выполнения пересылки просмотром содержимого регистров ВХ и ВР.

Задание 2. Выполнить операцию пересылки из регистра ВР в регистр ВХ.

Задание 3. Выполнить операцию пересылки из регистра СН в регистр ВН.

Задание 4. Выполнить операцию сложения чисел в регистрах АХ и СХ с записью результата в регистр СХ.

Задание 5. Выполнить операцию сложения чисел в регистрах АХ и СХ с записью результата в регистр АХ.

5 Учебно-методическое обеспечение дисциплины

5.1 Основная литература

Айдинян, А. Р. Аппаратные средства вычислительной техники : учебник : [16+] / А. Р. Айдинян. – Москва ; Берлин : Директ-Медиа, 2016. – 127 с. : ил., схем., табл. – Режим доступа: <https://biblioclub.ru/index.php?page=book&id=443412>

Гребенников, В. Ф. Архитектура средств вычислительной техники. Общие сведения об ЭВМ. Процессоры и устройства управления : учебное пособие / В. Ф. Гребенников, В. А. Овчеренко. – Новосибирск : Новосибирский государственный технический университет, 2019. – 76 с. – ISBN 978-5-7782-4003-2. – Режим доступа: <http://www.iprbookshop.ru/98695.html>

5.2 Дополнительная литература

Рыбальченко, М. В. Организация ЭВМ и периферийные устройства : учебное пособие / М. В. Рыбальченко. — Ростов-на-Дону, Таганрог : Издательство Южного федерального университета, 2017. — 84 с. — ISBN 978-5-9275-2523-2. – Режим доступа: <http://www.iprbookshop.ru/87454.html>; <https://biblioclub.ru/index.php?page=book&id=500012>

Авдеев, В. А. Периферийные устройства: интерфейсы, схемотехника, программирование / В. А. Авдеев. — 2-е изд. — Саратов : Профобразование, 2019. — 848 с. — ISBN 978-5-4488-0053-5. — Режим доступа: <http://www.iprbookshop.ru/88002.html>

Лошаков, С. Периферийные устройства вычислительной техники : учебное пособие / С. Лошаков. — 3-е изд. — Москва : Интернет-Университет Информационных Технологий (ИНТУИТ), Ай Пи Ар Медиа, 2020. — 419 с. — ISBN 978-5-4497-0555-6. – Режим доступа: <http://www.iprbookshop.ru/94858.html>

Куляс, О. Л. Программирование на языке ASSEMBLER. Часть 1 : лабораторный практикум по дисциплине «ЭВМ и периферийные устройства» / О. Л. Куляс, К. А. Никитин. — Самара : Поволжский государственный университет телекоммуникаций и информатики, 2016. — 89 с. — ISBN 2227-8397. – Режим доступа: <http://www.iprbookshop.ru/71869.html>

Куляс, О. Л. Программирование на языке ASSEMBLER. Часть 2 : лабораторный практикум по дисциплине «ЭВМ и периферийные устройства» / О. Л. Куляс, К. А. Никитин. — Самара : Поволжский государственный университет телекоммуникаций и информатики, 2016. — 79 с. — ISBN 2227-8397. – Режим доступа: <http://www.iprbookshop.ru/71870.html>

Лисицин, Д.В. Программирование на языке ассемблера : учебное пособие : [16+] / Д.В. Лисицин ; Новосибирский государственный технический университет. – Новосибирск : Новосибирский государственный технический университет, 2018. – 100 с. : ил., табл. – Режим доступа: <https://biblioclub.ru/index.php?page=book&id=574827>

5.3 Периодические издания

1 Программная инженерия: журнал. – Москва.

2 Программная инженерия и информационная безопасность: журнал. - Москва

5.4 Интернет-ресурсы

- <http://www.vr-online.ru/>: Электронный журнал «Ассемблер»;
- <http://pirogov-vju.livejournal.com/1128.html/>: О программировании, ИТ;
- <http://msdn.microsoft.com/ru-ru/library/45yd4tzz.aspx/>: Встроенный ассемблер;
- <https://proglib.io/p/assembler-books/>: 4 лучших книги по ассемблеру;
- <https://www.udemy.com/courses/development/programming-languages/программирования>

- <http://www.programmersclub.ru/category/assembler/>-Клуб программистов
 - <http://www.intuit.ru/studies/courses/535/391/info/>-Архитектура ЭВМ и язык ассемблера.
- Массовые открытые онлайн-курсы, рекомендуемые для самостоятельной работы, размещенные на платформах онлайн-обучения:
- <http://biblioclub.ru/>-«ЭБС Университетская библиотека онлайн», Каталог курсов «Техника. Технические науки»;
 - <https://e.lanbook.com/books/1541->«ЭСБ издательства «Лань»», Каталог курсов «Аппаратное обеспечение»;
 - <http://dev-lab.info/2014/>-База программ на Ассемблере;
 - <https://life-prog.ru/proglang.php?language=assembler&page=1/>-Примеры программ на Ассемблере. Исходники, написанные программы;
 - <http://asmworld.ru/spravochnik-komand/>-Справочник команд Ассемблер.
- <http://znanium.com/catalog/tbk/51/>-«ЭБС научно-издательского центра «Инфра-М», Каталог курсов «Информатика и вычислительная техника»
- СПС «КонсультантПлюс» – Режим доступа: <http://www.consultant.ru/>

5.5 Программное обеспечение, профессиональные базы данных и информационные справочные системы

Операционная система Linux RED OS MUROM 7.3.1

LibreOffice

Sumatra PDF

Веб-приложение «Универсальная система тестирования БГТИ»

Яндекс браузер

GUI Turbo Assembler x64 – свободная среда разработки машинно-ориентированных приложений (<http://www.ljnath.com>)

NetBeans IDE – свободная интегрированная среда разработки приложений (IDE)(<https://netbeans.org/>)

6 Материально-техническое обеспечение дисциплины

Перечень основного оборудования учебных аудиторий для проведения занятий лекционного типа: стационарный мультимедиа-проектор и проекционный экран, переносной ноутбук, кафедра, посадочные места для обучающихся, рабочее место преподавателя, учебная доска.

Для проведения лабораторных и практических занятий используются компьютерные классы, оснащенные стационарным мультимедиа-проектором и проекционным экраном, оборудованием для организации локальной вычислительной сети, соответствующим программным обеспечением, информационным стендом, персональными компьютерами, рабочим местом преподавателя, учебной доской.

Помещение для самостоятельной работы и курсового проектирования обучающихся оснащены компьютерной техникой, подключенной к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду ОГУ и филиала, электронные библиотечные системы.